## FLAT SEMICONDUCTOR ELEMENT STACK

62-141751 [JP 62141751 A] PUB. NO.: PUBLISHED: June 25, 1987 (19870625)

INVENTOR(s): YANO KAZUHIRO KITAJIMA HIROSHI

APPLICANT(s): FUJI ELECTRIC CO LTD [000523] (A Japanese Company or

Corporation), JP (Japan)

60-282556 [JP 85282556] APPL NO.: December 16, 1985 (19851216) FILED: INTL CLASS: [4] H01L-025/14; H01L-023/34

JAPIO CLASS: 42.2 (ELECTRONICS — Solid State Components)

JAPIO KEYWORD:R058 (MACHINERY — Heating Pipes)

Section: E, Section No. 562, Vol. 11, No. 374, Pg. 19, JOURNAL: December 05, 1987 (19871205)

## **ABSTRACT**

PURPOSE: To improve the cooling efficiency of elements and to enable a device to have reduced dimensions, by applying a heat-transfer plate to the side of a single flat semiconductor element or a stack of a plurality of such elements opposite to a cooling body, while applying the heat-transfer plate to a heat-transfer rod having an end contacted with the cooling body.

CONSTITUTION: A flat semiconductor element 1a is applied to a cooling body 2 through an insulation sheet 5. A heat-transfer plate 6a is applied to the side of the semiconductor element 1a opposite to the cooling body 2 through another insulation sheet 5. A flat semiconductor element 1b is applied to the heat-transfer plate 6a through an insulation sheet 5 so that the elements 1a and 1b are stacked. A heat-transfer plate 6b is applied to the end face of the element 1b opposite to the cooling body 2 through an insulation sheet 5, and the heat- transfer plate 6b is pressed against the cooling body 2 by threading a clamping fitment into the cooling body 2. The heat-transfer plates 6a and 6b are arranged vertically on the cooling body 2 while the ends thereof are joined to a heat-transfer rod 7 buried in the cooling body 2. Connecting conductor bars 4 for example are led out from the ends of the elements 1a and 1b, and the elements 1a and 1b are connected to each other in series or in parallel by the conductor bars 4. Accordingly, heat can be transferred well from the faces of the flat semiconductor elements to the cooling body and therefore the elements can be cooled effectively.

# 砂公開特許公報(A)

昭62 - 141751

gint Cl.

规则配号

庁内整理番号

❷公開 昭和62年(1987)6月25日

H 01 L 25/14 23/34 7638-5F 6835-5F

審査請求 未請求 発明の数 1 (全3頁)

公発明の名称 平形半導体素子スタック

⊕特 顧 昭60-282556

**登出 顧 昭60(1985)12月16日** 

分発明者 矢野

和博

川崎市川崎区田辺新田1番1号 富士電機株式会社内

砂発明者 北島 宏

川崎市川崎区田辺新田1番1号 富士電機株式会社内川崎市川崎区田辺新田1番1号

切光 明 石 北 島 公 の出 顧 人 富士電機株式会社

珍代 理 人 弁理士 山口 厳

## 明 麗 書

1. 発明の名称 平形半導体兼子スタック

## 2.存許請求の疑惑

1) 1 億または複数個限室ねた平形半導体象子の 一方規を含却体に顕接し、他類をこの含如体に固 足する域付金具によって押圧するようにした平形 半減体量子スタッタにおいて、各業子の含起体の 反対機能に直接または避難シートを介して伝動板 を重要し、この伝動板を前記含理体に一塊を整す る伝ង神に接合してなることを特徴とする平形半 場体素子スタッタ。

2) 特許請求の越盟第1項記載の平形半導体素子 スタックにおいて、伝無株が一場を第記伝馬板に、 他減を簡記合理体に要するヒートペイプである平 単単導体素子スタック。

## 1.発明の評議な説明

(発明の属する技術分野)

本発明は平彦半海体景子スタックの構造に関する。

(夜米技術とその開題点)

大容量の半導体基置に用いられる平形半導体素 子スタックは素子の冷却が効果的に行われ、でき るだけ小形騒音であることがのぞましい。

第7回および第8回は従来の平形半導体素子スタックを示す。回において1は平形半導体素子、2は冷却体であり、果子1は単独あるいは延数の原理を冷却体に2回避体に2回避体に2回避体に2回避体に4で、5は悪縁シート5は果子と冷却体の超が省かれたり、果子と果子との間に設けられたりずることがある。

この構造では平形半導体業子の冷却体に設する 倒は光分に冷却されるが、冷却体とは反対側の故 熱が不元分で、ま子の製度が高くなるので、発生 熱を割扱して用いなければならず、特にま子を2 設以上に独立ねるとその傾向が大となるので大容 量では第8 間のごとく単一業子1 を並べて冷却体



2 に取付けなければならないのでを超体の業子占有面が大となり、スタックが大形化し、なおかつ 煮子の発生剤を制限しなければならないといった 欠点があった。

#### (発明の目的)

本発明は前記の欠点を輸去し、 素子の冷却性を 向上させ、 装置の小形化を可能とする平形単導体 煮子スタックを提供することを目的とする。

#### (発明の要点)

本発明は単体または複数個規重ねた平形半導体 果子の冷却体と反対側に伝熱板を必要し、伝熱板 を冷却体に媚惑を要する伝熱様に必接するように しようとするものである。

#### (発明の実施例)

第1回および第2回は本発明の実施例の平形半 導体素子スタックを示すもので第7回および第8 図と同一符号で示すものは同一部品である。 育却 体2に過敏シート 5 を介して過級する平形半導体 素子 1 a の 育却体の 反対 気に過敏シート 5 を介し て伝 私 板 6 a を 過 要し、 伝 私 板 6 a に 過級シート

例の平形単導体素子スタックを示す。 哈却体 2 化一端を絶縁シート 5 を介して当殺する平形単導体 米子 1 a の他 四に伝 熱板 6 a が当 形され、 伝 熱板 6 a に 米子 1 b が絶縁シート 5 を介して横直ねられ、 米子 1 b の 府 却体の反対側の 雰囲に伝 熱域 6 b を 府 却体 2 に ねじ込む 順付金具で 押圧する とともに、 伝 熱域 6 a . 6 b と 序 却体 2 との間に 2 本のヒートパイプ 8 が 両 知 を 密滑して 形成されている。 そして 子 ア 8 が 両 知 を 密滑して 形 現 3 は 4 が 3 は 5 れ、 各 太子が 値 列または 並 列に接続される ようになっている。

このようにすることにより、平形半導体無子の 両面より熱が冷却体に死分に伝えられるので煮子 の冷却が効果的に行われるようになる。また2 放 以上の多設構みの無子の冷却性を向上させること も可能となり、取付けスペース。産業に割約を受 ける車両用として減している。

### 〔毎明の効果〕

本语明化よれば平形半導体会子の冷却性が良好

5 を介して平形半導体象子 1 b を 単形して 象子 1 a . 1 b を検査ね、 象子 1 b の 8 却体とは反対傾の細面に地球シート 5 を介して伝熱板 6 b を当成し、伝系板 6 b を 8 却体 2 にたいる。そして伝熱板 6 a . 6 b を 6 却体 2 に最近に立てて雑部を 6 却体 2 に概要する伝統様 7 に接合している。 象子 1 a . 1 b の両端より接続導体パーによって象子 1 a . 1 b は 直列または並列に接続されるようになっている。

第3図および第4例は本発明の他の実施例の平 形半導体素子スタックを示す。一週を冷却体に当 報する2段積みの平形半導体素子1a.1bの冷却 体の反対側に当接する伝動根6a.6bを接合して 冷却体2に側面を選及する2本の伝動は7が中空 円筒となっており、それらの中空部を通して続付 全具3が冷却体2にねじ込まれている。このよう にすると冷却体表面に平形半導体案子が低然と並 べられ級世をコンパクトとすることができる。

第5回および第6回はさらに本発明の他の実施

となるのでスタックが小形観覚化され、半導体装 彼の小形化と信頼性向上の効果がある。

## 4.図面の簡単な説明

第1世は本発明の実施例の半導体量子スタックの平面図、第2回は第1回のⅡ-Ⅱ矢視断面図、第3回は本発明の他の実施例の半導体業子スタックの平面図、第4回は第3回のIV-IV矢視地分断出図、第5回は本発明の他の実施例の平形半導体業子スタックの平面図、第6回は第5回のVI-VI 矢視断面図、第7回および第8回は従来の平形半導体業子スタックの正面図である。

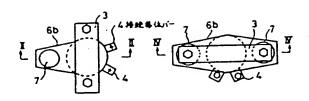
7 1 a . 1 b : 平形半導体素子、 2 : 冷却体、 3 : 続付金基、 4 : 投続導体パー、 5 : 過級シート、 6'a . 6 b : 伝素板、 7 : 伝素様、 8 : ヒートパイプ。

北京人作江土 山 口



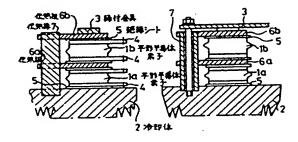






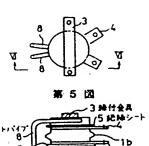
**第** 1 图

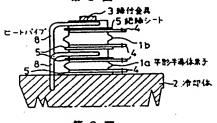
第 3 図



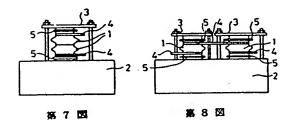
26.2 页

**第 4 図** 





第 6 区



-233-